**Архитектура компьютера**

**Контрольная работа №2 (вариант 4)**

1. Мультипрограммный режим работы компьютера
2. .Организация конвейера операций.
3. Каноническая структура процессора.
4. Смешанное кодирование операционных микрокоманд. Достоинства и недостатки.
5. Организация конвейера команд в процессоре Intel Pentium.
6. Особенности EPIC-архитектуры
7. Функции системы прерываний
8. Синхронные и асинхронные прерывания
9. Концепция кэш-памяти.
10. Пространственная локальность в отношении команд и данных.
11. Кэш-память с прямым отображением – достоинства и недостатки
12. Стратегии замещения блоков в кэш-памяти
13. Стратегия WT обновления основной памяти
14. На основе какого типа запоминающих элементов строится кэш-память?
15. Выборка широким словом
16. Распределение памяти разделами переменной величины
17. Организация защиты памяти по ключам.
18. Достоинства и недостатки стратегии RAND для выбора блока-кандидата на удаление из кэш.
19. Понятие латентности памяти.
20. Может ли FPU самостоятельно обращаться к памяти?